

Vivado 使い方 ~Create Project から Configuration まで~ 2019/05/17

Create New project

- 1: "projectname"
適当に, path の文字コードに気をつけて
"Create project subdirectory" のチェックは外しとく
- 2: "Project Type"
"RTL Project" を選ぶ
"Do not specify sources at this time" にチェック
- 3: ボードを選択

Vivado 操作

- 1: 回路記述ファイル(.v)読み込み
"Add or create design sources"
適当に選ぶ, Path の文字コードに気をつけて
"Scan and add RTL include files into project" にチェックを入れておく
- 2: 制約ファイル(.xdc)の読み込み
"Add or create constraints"

コンパイル, 書き込み

- 1: コンパイル作業
"Generate Bitstream"
- 2: 書き込み
ボードを接続
"Open Hardware manager"
"Open target"
"Auto Connect"